



## Haliplex reduce costes, pérdidas y tiempo de comercialización con XJTAG

“Haliplex, fabricante australiano de equipos de comunicaciones, ahorra más de \$100.000 USD al año debido al ahorro de tiempo y pérdidas aprovechando las ventajas que ofrecen las características de XJTAG ayudando al desarrollo de test de manera rápida y fiable, así como de las posibilidades avanzadas para la identificación de los fallos incluso en partes externas a la cadena ‘boundary scan’ (JTAG).”

Haliplex Pty Ltd, con sede cerca de Melbourne, Australia, produce equipos de voz y de datos multiservicio para aplicaciones “network edge” para empresas como operadores de transporte, servicios públicos y operadores de telecomunicaciones. Suministrando tanto a los mercados nacionales como de exportación, la empresa se enorgullece en ofrecer los productos que son los más compactos de su clase y pueden ser desplegados de diversas maneras como parte de las redes existentes o nuevas, compatibles con los anchos de banda estándares, tales como Gigabit, Ethernet y SDH / SONET.

Productos tales como terminales de acceso a multi-servicio de la serie Haliplex HPX1600 contienen tarjetas PCB que están densamente pobladas con componentes tales como los procesadores embebidos de alto rendimiento, FPGA y ASIC, así como los componentes de datos de alta velocidad para telecom. Otros componentes incluyen los controladores de fibra óptica, I<sup>2</sup>C, componentes de una vía y conmutadores Ethernet. Mediante la utilización del “boundary scan” de XJTAG para depurar y probar prototipos y unidades de producción, Haliplex calcula sus ahorros de más de \$100.000 USD cada año.

Anthony Merry, Director Técnico de Haliplex explica: “XJTAG nos permite conseguir una alta cobertura de test para cada tarjeta PCB y ayuda a identificar con precisión los defectos y por lo tanto ahorrar tiempo de depuración y reparación. Normalmente, esto reduce el tiempo típico en desarrollar un nuevo diseño para entrar en producción en alrededor de cuatro días. Dado el número de nuevos placas PCB que desarrollamos en un año, por ejemplo, esto nos un ahorro de \$23.700 USD en ingeniero/hora. Solamente esto supone que el sistema XJTAG se amortiza muy rápidamente. Pero,

además también conseguimos otros ahorros, basando nuestra estrategia de test en producción con XJTAG.

Las tarjetas PCB son fabricadas por nuestro subcontratista montador que utiliza XJRunner, la versión de XJTAG para la ejecución de test, optimizado para aplicaciones de test en producción, para probar cada unidad producida. La programación de componentes en circuito y grabación de números de serie también se realiza en el entorno de XJTAG.

“XJRunner con sus posibilidades de diagnóstico ayuda a nuestro

montador a localizar los fallos en las placas PCB que de otro modo serían almacenadas en las “pilas de reparación”. De esta manera hemos reducido el número de tarjetas defectuosas que nos devuelven on a nosotros en cerca del 90%, ahorrando así más de \$64.100 USD de pérdidas al año, así como alrededor de \$12.200 USD en tiempo de nuestros técnicos de reparación”, dijo Merry.

Él explicó que la capacidad de obtener una alta cobertura de test y la mayor confianza que XJTAG da a los ingenieros durante el desarrollo de los tests, son los principales factores que contribuyen a estos ahorros económicos. “El entorno gráfico y el lenguaje de test de alto nivel de XJTAG permiten a los ingenieros crear tests para funciones o áreas específicas del circuito de forma rápida y precisa. Otros sistemas tienden a ocultar detalles, lo que hace difícil estar seguro de que ciertos aspectos están cubiertos.”

“También podemos testear componentes “no JTAG” alejados de la cadena JTAG “boundary scan” con los sistemas XJTAG, lo que nos ayuda a aumentar la productividad y la calidad”, añadió. Además de proporcionar útiles funcionalidades como el análisis automático de testeabilidad, XJTAG también permite el uso de las interconexiones a nivel de tarjeta, tales como SPI o I<sup>2</sup>C para lograr que los componentes “no JTAG” que no están directamente relacionadas con la cadena JTAG boundary scan. Esto permite a los ingenieros conseguir la cobertura de test utilizando el boundary scan durante el test de los circuitos que contienen componentes tales como convertidores A/D y D/A, memorias serie, sensores, drivers de pantalla y conmutadores.

“XJTAG combina potentes cualidades con un precio extremadamente competitivo y representa un valor excepcional entre los sistemas de test boundary scan.”

## opinión



Anthony Merry  
Director Técnico  
Haliplex

“XJTAG nos permite ahorrar más de \$100.000 USD al año, reduciendo el tiempo de desarrollo y fabricación de cada nuevo diseño, también se pueden reparar las tarjetas más rápidamente y reducir el número de tarjetas de desguace.”

“El entorno gráfico y el lenguaje de test de alto nivel de XJTAG permiten a los ingenieros crear tests para funciones o áreas específicas del circuito de forma rápida y precisa. Otros sistemas tienden a ocultar detalles, lo que hace difícil estar seguro de que ciertos aspectos están cubiertos. XJTAG combina potentes cualidades con un precio extremadamente competitivo y representa un valor excepcional entre los sistemas de test boundary scan.”

<b>Data Bank</b>	
<b>Empresa</b>	Haliplex Pty Ltd, Sede en Australia
<b>Actividad</b>	Fabricante líder de soluciones “edge access” de nueva generación y multiplexación
<b>Productos</b>	HPX-800, HPX-1600
<b>Clientes</b>	Operadores avanzados de servicios públicos, de telecomunicaciones y de transporte, tales como Nokia Siemens Networks, KAMO Power, FibreRail Malaysia, KTM Berhad, BC Hydro, Bayly Communications...
<b>Presencia</b>	Melbourne, Australia Oficinas en Australia y en USA
<b>Sitio web</b>	www.haliplex.com