



Führender Anbieter von Audiokonferenzsystemen beschleunigt Test und Programmierung mit XJTAG

„beyerdynamic, seit 1924 etabliert im professionellen Audio-Sektor, produziert heute High-End-Kopfhörer, Mikrofone und Konferenzsysteme. Mit zunehmender Produktkomplexität werden schnelles Testen und Programmieren unerlässlich, um die Produktivität aufrecht und die Produktionskosten niedrig zu halten. Das Boundary-Scan-System von XJTAG hilft den Ingenieuren, diese Ziele zu erreichen.“

beyerdynamic entwickelt fortschrittliche Konferenzsysteme für Veranstaltungsorte, Konzertsäle, Rathäuser und Büros weltweit. Das Unternehmen produziert zudem leistungsstarke, professionelle Mikrofone und High-End-Kopfhörer, die den Namen beyerdynamic einem noch größeren Publikum bekannt machen. Produkte wie das Orbis-Konferenzsystem mit mehr als 13 unabhängigen Kanälen, digitaler Klangverarbeitung und softwarebasierter Bedienelemente für mehr Benutzerfreundlichkeit definieren den neuesten Stand der Technik bei Mittelton-Konferenzsystemen.

Wie zu erwarten enthalten die hochentwickelten Produkte von beyerdynamic modernste Embedded-Elektronik mit Komponenten wie digitalen Signalprozessoren (DSPs), seriellen Flash- und Hochgeschwindigkeitsspeichern, hochpräzisen Wandlern und vielen Audio-I/O-Kanälen sowie Steuerungsschnittstellen.

Die Ingenieure des Unternehmens haben sich für das Boundary-Scan-System von XJTAG entschieden, um diese komplexen Baugruppen zu testen und Komponenten wie Speicher, Mikrocontroller und FPGAs auf der Platine zu programmieren. Die Flexibilität des Systems, die schnelle Geräteprogrammierung und hilfreichen Funktionen zur Optimierung von Tests und Fehlerbehebung haben XJTAG zum Favoriten bei den technischen Mitarbeitern der Heilbronner Zentrale gemacht, wo die meisten Produkte entworfen und hergestellt werden.

„Da jede Produktgeneration leistungsfähiger und anspruchsvoller wird, werden schnelles und effizientes Programmieren und Testen immer wichtiger“, sagt Robert Hertel, FPGA & Communication Systems Design Engineer bei beyerdynamic. „Die Entscheidung unsere Teststrategie durch XJTAGs Boundary-Scan zu

erweitern hat uns geholfen, die Abdeckung zu verbessern und Boards mit Herstellungsfehlern viel schneller und einfacher zu identifizieren.“

„Durch die Verwendung von XJRunner in Verbindung mit einer XJAccelerator-Karte können wir Anwendungs-codes um bis zu 90% schneller als mit einem handelsüblichen Programmiergerät in SPI Flash laden, indem wir nahe der theoretischen Maximalgeschwindigkeit des Geräts programmieren“, fährt er fort. „Darüber hinaus können wir dank des einfachen Lizenzsystems von XJTAG

die Programmierung problemlos von jedem verfügbaren PC aus durchführen, während der Einsatz fest zugeordneter Programmierer auf anderen Geräten sehr zeitaufwendig ist.“

Die Entwicklungsteams setzen XJTAG während des gesamten Produktentwicklungs-, Produktions- und Service-Lebenszyklus ein. In der Produktion ist es in LabVIEW integriert, wodurch die Ingenieure die leistungsstarken Funktionen von XJTAG aus ihrem bevorzugten Test-Manager heraus nutzen können. Das XJTAG-Projekt, das für die Verwendung mit LabVIEW erstellt wurde, wird jedoch auch eigenständig verwendet, beispielsweise für Servicezwecke. Robert Hertel erklärt: „Wir können Test-Skripte für verschiedene Produkte und Funktionen weiterverwenden und kontinuierlich weiterentwickeln. Dies hat uns ermöglicht die Entwicklung von Prototypen zu beschleunigen, die Produktivität von Testsystemen zu steigern

und retournierte Einheiten schneller und effizienter als bisher zu bearbeiten. Der automatische Verbindungstest findet die meisten Fehler mit minimalem Aufwand und Features wie XJAnalyser und der integrierte Layout- und Schematic Viewer können die Ursachen für aufgetretene Fehler im Test schnell identifizieren und lokalisieren.“

Die technische Unterstützung durch die Ingenieure von XJTAG in Cambridge, Großbritannien, rundet das positive Gesamtbild ab. Robert Hertel fasst zusammen: „Die zügige Beantwortung von Fragen ist für uns sehr wichtig, um Projekte und Produktion planmäßig ausführen zu können. Die XJTAG-Ingenieure reagieren immer schnell und machen oft Vorschläge zur weiteren Erhöhung der Testbarkeit unserer Boards. Insgesamt hat sich XJTAG als verlässlicher Partner, von großem Wert und höchsteffektive Lösung für unsere Bedürfnisse erwiesen.“

Meinung

Robert Hertel
FPGA & Communication Systems
Design Engineer
beyerdynamic GmbH & Co. KG

„Die Entscheidung unsere Teststrategie durch XJTAGs Boundary-Scan zu erweitern hat uns geholfen, die Abdeckung zu verbessern und Boards mit Herstellungsfehlern viel schneller und einfacher zu identifizieren.“

„Durch die Verwendung von XJRunner in Verbindung mit einem XJAccelerator-Board können wir Anwendungs-codes um bis zu 90% schneller als mit einem handelsüblichen Programmiergerät in SPI Flash laden, indem wir nahe der theoretischen Maximalgeschwindigkeit des Geräts programmieren. Darüber hinaus können wir das Programmieren von jedem verfügbaren PC aus durchführen.“

„Die zügige Beantwortung von Fragen ist für uns sehr wichtig, um Projekte und Produktion planmäßig ausführen zu können. Die XJTAG-Ingenieure reagieren immer schnell und machen oft Vorschläge zur weiteren Erhöhung der Testbarkeit unserer Boards.“

Daten

beyerdynamic

Unternehmen	beyerdynamic GmbH & Co. KG
Art des Geschäfts	Weltweit führender Entwickler und Hersteller von professionellen Audioprodukten
Produkte	Kopfhörer, Mikrofone und Konferenzsysteme
Kunden	Rundfunk-, Musik-, Tele- / Videokonferenz-, Aufnahme-/ Film-/ Studio-/ Live- und High-End-Verbraucher-Branche
Gegründet	1924 in Berlin
Mitarbeiter	370
Umsatz	€ 50 Millionen
Standort	Heilbronn, Deutschland
Webseite	www.beyerdynamic.com

Spezialangebot

Kostenloses Board-Setup + kostenloses Testen von XJTAG



- Designen Sie Leiterplatten mit BGAs?
- Umfasst Ihre Hardware FPGAs, CPLDs, DSPs oder Mikroprozessoren?
- Möchten Sie Ihre Leiterplatten debuggen, Fehler identifizieren und Ihr Design schnell und einfach bestätigt wissen?

Dabei kann Ihnen **XJTAG-Boundary-Scan behilflich sein:** wir bieten Ihnen eine **kostenlose 30-Tage-Testversion von XJTAG auf Ihrer eigenen Leiterplatte.**

Sie haben richtig verstanden: XJTAG wird Ihnen im Rahmen der 30-tägigen Testversion auf Ihrer eigenen Leiterplatte kostenlos ein Testsystem einrichten.

Melden Sie sich noch heute an und finden Sie heraus, wie XJTAG Ihnen helfen kann, Zeit und Geld zu sparen

Erfahren Sie, warum führende Unternehmen XJTAG nutzen

“XJTAG ist ein absolutes Muß für jedes Unternehmen, das komplexe Schaltungen entwirft, die hochpolige BGAs oder Chip-Scale-Komponenten beinhalten.”

“XJTAG ist einfach zu bedienen und unglaublich schnell, was es uns ermöglicht hat, viele Wochen vom Entwicklungsplan für unser RFeye-Modul einzusparen und damit unser Entwicklungsteam von zeitaufwändigen Debugging-Aufgaben zu befreien.”

Alistair Massarella, CEO – CRFS

Fallstudie ARM



ARM wählt XJTAG zur Fehlersuche und zum Test der „RealView“ Entwicklungswerkzeuge

ARM® (weltweit führender IP-Lieferant für „semiconductor intellectual property“), und reduzierte die Entwicklungszeit und -kosten der RealView® Entwicklungswerkzeuge, mit Hilfe des XJTAG-Boundary-Scan-Entwicklungssystems. Die Prozesse der Fehlersuche und des Testens von hochintegrierten, mehrlagigen Entwicklungsbaugruppen wurden mit dem XJTAG-System verbessert und beschleunigt.

Melden Sie sich jetzt an!

www.xjtag.de/testversion