



Innovator im Bereich Automotive beschleunigt Test und Programmierung mit XJTAG Boundary-Scan

„Die italienische MTA S.p.A entwickelt fortschrittliche Instrumente für alle Arten von Fahrzeugen, die auf hochentwickelten eingebetteten Systemen basieren, welche intern entwickelt und getestet werden. Um die Qualität und Effizienz von Test und Programmierung durch Boundary-Scan zu verbessern, entschied sich MTA aufgrund der leistungsstarken Entwicklungsumgebung und hervorragenden technischen Datensicherung für XJTAG.“

In einer Welt fortschrittlicher Automobilelektronik, in der Qualität und Sicherheit von größter Bedeutung sind, ist MTA S.p.A ein führender Anbieter innovativer Instrumente für Autos, Motorräder, Lkw und Busse. Da die Kunden zunehmend smarte, dynamische und farbenfrohe Benutzererlebnisse, kompromisslose Übersichtlichkeit und Benutzerfreundlichkeit sowie hervorragende Sicherheit, Qualität und ein gutes Preis-Leistungs-Verhältnis erwarten, basieren die Dashboards und Infotainment-Center von MTA auf hochentwickelten und flexiblen Embedded-Systemen mit fortschrittlichen Prozessoren, Hochgeschwindigkeitsspeichern und hochmodernen Kommunikationsschnittstellen.

Da das Unternehmen seine Produkte intern herstellt, benötigt es leistungsstarke Testmethoden, um höchste Qualitätssicherung zu gewährleisten und den Produktionsdurchsatz zu maximieren. Die Testingenieure bei MTA, stets um Optimierung bemüht, haben beschlossen Boundary-Scan für ihre Produktentwicklungs- und Produktionstest einzuführen. Sie haben in XJTAGs Entwicklungssystem investiert, um Tests zu erstellen und auszuführen. Dabei verwenden sie für die Produktion die spezialisierte Laufzeitumgebung XJRunner, um die Funktionen eines In-Circuit-Testsystems von SPEA zu integrieren und zu erweitern. Dies erweitert die Testabdeckung auf Komponenten in Gehäusen wie BGA oder CSP, die über nicht zugängliche I/O-Pins verfügen. Komponenten wie Speicher, FPGAs und Prozessoren setzen zunehmend auf diese Art von Gehäusen, um den Anforderungen einer großen Anzahl von I/O-Pins auf einem kleinen PCB-Footprint zu erfüllen.

Alberto Neri, Testmanager bei MTA, erklärt, wie sein Team XJTAG ausgewählt hat: „Wir haben die führenden Boundary-Scan-Systeme evaluiert und uns für XJTAG aufgrund seiner überlegenen Funktionen und Unterstüt-

zung entschieden“, sagt er und ergänzt: „Die Entwicklungsumgebung ist leistungsstark und leicht verständlich, mit einer übersichtlichen und intuitiven Benutzeroberfläche. Aufgrund unserer Branche ist es sicher keine Überraschung, dass Übersichtlichkeit und Benutzerfreundlichkeit ganz oben auf der Prioritätenliste stehen.“

Neben der Qualität der Benutzeroberfläche bezeichnet er auch die Unterstützung durch das XJTAG-Headquarter in Cambridge als wesentlichen Faktor für die Entscheidung.

„Die Ingenieure von XJTAG beantworten alle unsere Fragen schnell und effizient, was unseren Lernprozess noch kürzer und reibungsloser macht. Darüber hinaus erfreuen wir uns weiterhin großer Unterstützung, einschließlich des kostenlosen Zugriffs auf die umfangreiche Bibliothek von Komponententests von XJTAG und der Hilfe von Experten beim Schreiben benutzerdefinierter Testskripts, falls erforderlich. Zudem automatisiert das XJTAG-System Konnektivitäts-, Pull-Resistor- und Logik-Tests und bietet Tests für Tausende von Komponententypen wie z.B. Speicher. Das XJTAG-System führt auch eine Design for Test (DFT)-Analyse durch, um die Abdeckung und Testoptimierung weiter zu erhöhen und die Testzykluszeiten insgesamt zu reduzieren.“

MTA nutzt XJTAG nicht nur, um den In-Circuit-Test zu verbessern, sondern verwendet XJRunner auch,

um Komponenten wie CPLDs, Flash-Speicher und Mikrocontroller zu programmieren. Die Programmiergeschwindigkeit kann mit optionalen Anwendungen wie XJFlash weiter verbessert werden, die Flashes nahe der theoretischen Höchstgeschwindigkeit programmieren können.

Durch den Wegfall der Notwendigkeit Komponenten separat programmieren zu müssen, kann XJTAG Komponenten auf der Leiterplatte programmieren, um die Produktmontage zu rationalisieren und Effizienz und Durchsatz zu steigern. Alberto Neri stimmt zu: „XJRunner wurde in unsere PC-basierte Testsoftware integriert, die mit NI LabVIEW entwickelt wurde. Die Kombination ermöglicht uns effizient in unserer vertrauten Umgebung zu arbeiten.“

„Test- und In-System-Programmierung sind mit XJTAG schneller und effizienter“, schlussfolgert er.

Meinung

Alberto Neri
Test Manager
MTA S.p.A.

„Wir haben die wichtigsten Boundary-Scan-Systeme evaluiert und uns für XJTAG aufgrund seiner überlegenen Funktionen und des Supports entschieden.“

„Die Entwicklungsumgebung ist leistungsstark und leicht verständlich, mit einer klaren und intuitiven Benutzeroberfläche. XJRunner wurde in unsere PC-basierte Testsoftware integriert, die mit NI LabVIEW entwickelt wurde.“

„Die Ingenieure von XJTAG beantworten alle unsere Fragen schnell und effizient, was unseren Lernprozess noch kürzer und reibungsloser macht. Darüber hinaus erfreuen wir uns weiterhin großer Unterstützung, einschließlich des kostenlosen Zugriffs auf die umfangreiche Bibliothek von Komponententests von XJTAG und der Hilfe von Experten beim Schreiben benutzerdefinierter Testskripts, falls erforderlich.“

Daten



Unternehmen	MTA S.p.A.
Art des Geschäfts	Weltweit führender Entwickler und Hersteller von elektronischen und elektromechanischen Automobilkomponenten
Produkte	HMI-Systeme (Mensch-Maschine-Schnittstellen) und Bedienfelder
Kunden	Weltweit führende Automobil-, LKW-Motorrad-, und Traktorenhersteller
Gegründet	1954
Mitarbeiter	1.300
Standorte	Zwei Werke in Italien (Codogno und Rolo) und acht weitere Standorte weltweit
Webseite	www.mta.it

Spezialangebot

Kostenloses Board-Setup + kostenloses Testen von XJTAG



- Designen Sie Leiterplatten mit BGAs?
- Umfasst Ihre Hardware FPGAs, CPLDs, DSPs oder Mikroprozessoren?
- Möchten Sie Ihre Leiterplatten debuggen, Fehler identifizieren und Ihr Design schnell und einfach bestätigt wissen?

Dabei kann Ihnen **XJTAG-Boundary-Scan behilflich sein:** wir bieten Ihnen eine **kostenlose 30-Tage-Testversion von XJTAG auf Ihrer eigenen Leiterplatte.**

Sie haben richtig verstanden: XJTAG wird Ihnen im Rahmen der 30-tägigen Testversion auf Ihrer eigenen Leiterplatte kostenlos ein Testsystem einrichten.

Melden Sie sich noch heute an und finden Sie heraus, wie XJTAG Ihnen helfen kann, Zeit und Geld zu sparen

Erfahren Sie, warum führende Unternehmen XJTAG nutzen

“XJTAG ist ein absolutes Muß für jedes Unternehmen, das komplexe Schaltungen entwirft, die hochpolige BGAs oder Chip-Scale-Komponenten beinhalten.”

“XJTAG ist einfach zu bedienen und unglaublich schnell, was es uns ermöglicht hat, viele Wochen vom Entwicklungsplan für unser RFeye-Modul einzusparen und damit unser Entwicklungsteam von zeitaufwändigen Debugging-Aufgaben zu befreien.”

Alistair Massarella, CEO – CRFS

Fallstudie ARM



ARM wählt XJTAG zur Fehlersuche und zum Test der „RealView“ Entwicklungswerkzeuge

ARM® (weltweit führender IP-Lieferant für „semiconductor intellectual property“), und reduzierte die Entwicklungszeit und -kosten der RealView® Entwicklungswerkzeuge, mit Hilfe des XJTAG-Boundary-Scan-Entwicklungssystems. Die Prozesse der Fehlersuche und des Testens von hochintegrierten, mehrlagigen Entwicklungsbaugruppen wurden mit dem XJTAG-System verbessert und beschleunigt.

Melden Sie sich jetzt an!

www.xjtag.de/testversion