



Innovator im Bereich Flying Probe steigert Testbarkeit und Geschwindigkeit mit XJTAG Boundary Scan

„Die System Europe GmbH verkauft und unterstützt Flying-Probe-Testsysteme von Takaya und verfügt mit vielseitigen, integrierten Test- und Prüffeatures über langjährige Erfahrung. Um die Testabdeckung dort zu erweitern, wo Komponenten schwer zu erreichen sind, integriert System jetzt den XJTAG-Boundary-Scan, der eine einfache Schnittstelle und leistungsstarke, einfach zu bedienende Funktionen bietet.“

Mit Sitz in Düsseldorf und einem Netzwerk, das mehr als 20 Ländern umfasst, beliefert System Europe hochentwickelte elektronische Montage- und Prüfgeräte für europäische High-Tech-OEMs und Auftragsfertiger. Das Unternehmen bietet Dienstleistungen von der Testabdeckungsanalyse und Testprogrammierstellung bis hin zu komplett ausgelagerten Tests und Berichten.

System ist für das gesamte europäische Vertriebs- und Support-Netzwerk für Takaya Flying-Probe-Systeme verantwortlich und stützt sein Testdienstleistungs-Portfolio auch auf die Geschwindigkeit und Flexibilität der Takaya-Technologie. Um das Testen von Geräten mit I/O-Pins zu verbessern, die schwierig oder unmöglich zu testen sind, wie Prozessoren oder FPGAs in BGA-Gehäusen, hat System den XJTAG-Boundary-Scan in die Takaya-Flying-Probe-Maschinen integriert.

„Wir sind ständig bestrebt überlegene Testlösungen für unsere Kunden zu entwickeln“, sagt Jörg Lewandowski, Geschäftsführer, System Europe. „Der XJTAG-Boundary-Scan ist eine ideale Ergänzung zum Flying-Probe-Test und bietet große Funktionalität und Benutzerfreundlichkeit sowie einen wettbewerbsfähigen Preis und ein flexibles Lizenzierungsmodell.“

Die Kombination aus Flying-Probe und Boundary-Scan ist in der Lage, eine Lösung mit höherer kombinierter Testabdeckung und kürzerer Testzeit zu liefern. So hat System XJTAG bei der Entwicklung eines integrierten Systems unterstützt, das die Stärken der beiden Technologien

vervielfacht. „Es ist simpel, das JTAG-Controller-Modul mit der Flying-Probe-Ausrüstung zu verbinden und dann kombinierte Flying-Probe- und Boundary-Scan-Tests mit der Takaya-Software durchzuführen. Dies erhöht die Testabdeckung weiter und kann für schnellere Zykluszeiten genutzt werden“, erklärt Jörg Lewandowski.

Der XJLink2+ Controller bietet eine bequeme Möglichkeit, das XJTAG-Boundary-Scan-System mit der zu testenden Hardware zu verbinden und kann bis zu vier JTAG-Ketten steuern. Die Softwarelizenz

kann im XJLink2+ oder als Netzwerk-Lizenz gespeichert werden, was dem Kunden Flexibilität ermöglicht. Er verbindet sich physisch über eine I/O-Erweiterungsplatine mit der Takaya-Maschine, um auf die fliegenden Sonden zuzugreifen. Eine XJTAG-Programmdatei wird von der Takaya-Software auf dem PC gestartet und kommuniziert während eines XJTAG-Testprojekts mit dem Takaya-System.

Mit einem im Takaya-Tester integrierten XJLink2+ und einer I/O-Erweiterungskarte kann das XJTAG-System während des Boundary-Scan-Tests die Sonden bewegen und Signale ansteuern. Dieser Zugriff auf Netze, die sonst während des Boundary-Scan-Tests nicht kontrollierbar wären, ermöglicht eine erhöhte Testabdeckung, da das System Hybridtests durchführen

kann, bei denen Sonden auf einige Pins zugreifen, während andere gleichzeitig vom Boundary-Scan-System gesteuert werden. Einige Testschritte für Flying-Probe können somit ausgelassen werden, da Boundary-Scan-Tests die gleichen Netze abdecken, was zu weniger Sondenbewegungen und einer Verbesserung der Testzeit führt.

„Die hervorragenden Funktionen des XJTAG-Boundary-Scans und der einfache Zugang zum technischen Support durch die Produktexperten in Cambridge ermöglichen uns genau die Testsysteme zu entwickeln, die wir unseren Kunden liefern möchten“, fasst Jörg Lewandowski zusammen. „Das Ganze ist mehr als die Summe seiner Teile und XJTAG hat eine große Rolle dabei gespielt, dies zu ermöglichen.“

Meinung

Jörg Lewandowski
Geschäftsführer
System Europe GmbH

„Wir sind ständig bestrebt überlegene Testlösungen für unsere Kunden zu entwickeln. Der XJTAG-Boundary-Scan ist eine ideale Ergänzung zum Flying-Probe-Test und bietet große Funktionalität und Benutzerfreundlichkeit sowie einen wettbewerbsfähigen Preis und ein flexibles Lizenzierungsmodell.“

„XJTAG hat eine stark integrierte Lösung entwickelt, die die Testabdeckung weiter erhöht und schnellere Zykluszeiten ermöglicht.“

„Die hervorragenden Funktionen des XJTAG-Boundary-Scans und der einfache Zugang zum technischen Support durch die Produktexperten in Cambridge ermöglichen uns genau die Testsysteme zu entwickeln, die wir unseren Kunden liefern möchten.“

Daten

SYSTEM
EUROPE

Unternehmen	System Europe GmbH HQ Germany
Art des Geschäfts	Test- und Produktionssysteme und Dienstleister für Elektronik
Produkte	Takaya Flying-Probe-Tester, CAD-Konvertierung, Drahtbonden
Kunden	Elektronik- und Mikroelektronikhersteller weltweit
Gegründet	1989 (als ITOCHU Deutschland GmbH)
Standort	Düsseldorf, Deutschland
Webseite	www.system-europe.de

Spezialangebot

Kostenloses Board-Setup + kostenloses Testen von XJTAG



- Designen Sie Leiterplatten mit BGAs?
- Umfasst Ihre Hardware FPGAs, CPLDs, DSPs oder Mikroprozessoren?
- Möchten Sie Ihre Leiterplatten debuggen, Fehler identifizieren und Ihr Design schnell und einfach bestätigt wissen?

Dabei kann Ihnen **XJTAG-Boundary-Scan behilflich sein:** wir bieten Ihnen eine **kostenlose 30-Tage-Testversion von XJTAG auf Ihrer eigenen Leiterplatte.**

Sie haben richtig verstanden: XJTAG wird Ihnen im Rahmen der 30-tägigen Testversion auf Ihrer eigenen Leiterplatte kostenlos ein Testsystem einrichten.

Melden Sie sich noch heute an und finden Sie heraus, wie XJTAG Ihnen helfen kann, Zeit und Geld zu sparen

Erfahren Sie, warum führende Unternehmen XJTAG nutzen

“XJTAG ist ein absolutes Muß für jedes Unternehmen, das komplexe Schaltungen entwirft, die hochpolige BGAs oder Chip-Scale-Komponenten beinhalten.”

“XJTAG ist einfach zu bedienen und unglaublich schnell, was es uns ermöglicht hat, viele Wochen vom Entwicklungsplan für unser RFeye-Modul einzusparen und damit unser Entwicklungsteam von zeitaufwändigen Debugging-Aufgaben zu befreien.”

Alistair Massarella, CEO – CRFS

Fallstudie ARM



ARM wählt XJTAG zur Fehlersuche und zum Test der „RealView“ Entwicklungswerkzeuge

ARM® (weltweit führender IP-Lieferant für „semiconductor intellectual property“), und reduzierte die Entwicklungszeit und -kosten der RealView® Entwicklungswerkzeuge, mit Hilfe des XJTAG-Boundary-Scan-Entwicklungssystems. Die Prozesse der Fehlersuche und des Testens von hochintegrierten, mehrlagigen Entwicklungsbaugruppen wurden mit dem XJTAG-System verbessert und beschleunigt.

Melden Sie sich jetzt an!

www.xjtag.de/testversion