

Sistemas XJTAG

XJTAG ofrece una gama de paquetes software para cumplir con los requisitos de su empresa.

“**Test Developer Pro**” contiene el conjunto completo de aplicaciones boundary scan: XJDeveloper, XJInvestigator, XJRunner y XJAnalyser.

“**Test Developer Pro + XJIO**” añade todas estas aplicaciones de software y una tarjeta XJIO. Esto le permite mejorar la cobertura de las pruebas testeando todo el recorrido a través de los conectores de su placa.

XJDeveloper

Entorno de desarrollo y depuración de tests y programación

El IDE intuitivo de XJDeveloper hace que configurar sus tests para una placa sea rápido y sencillo.

La prueba de conexión generada automáticamente verificará fallos de cortocircuito entre las nets accesibles, fallos de stuck-at, fallos en resistencias pull-up/down y algunos fallos de circuito abierto.

Puede incrementar la cobertura de test utilizando la biblioteca incorporada de modelos de pruebas para interactuar con componentes no-JTAG, como memorias Flash, RAM, Ethernet, A/D, Logic, I²C, SPI, PCI, etc.

Los tests se pueden configurar tan pronto como se complete el diseño de la tarjeta y se produzca un informe de cobertura de test. Este proceso resalta ciertos problemas de diseño cuando aún se pueden resolver fácilmente, antes de construir prototipos.

El módulo XJRunner le permite ejecutar el sistema de test completo durante la puesta en marcha de la placa. Se incluye una licencia XJRunner para que pueda testear la implementación antes de enviarla a producción.

Seleccione su paquete software XJTAG



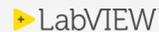
Las versiones independientes de XJRunner y/o XJAnalyser también se incluyen con la licencia de su entorno integrado

XJDemo y tutoriales



Una tarjeta de demostración y tutoriales interactivos le guían a través del desarrollo de su primer sistema de test con XJTAG.

Integración



Puede integrar XJTAG con ATE, sistemas de test como LabVIEW™ y LabWindows™ de NI, o aplicaciones personalizadas escritas en Visual Basic y C#.

Personalización/Consultoría



XJTAG puede producir sistemas de test completos llaves en mano o modelos de test individuales para cumplir con sus requisitos de prueba y programación.

JTAG Chain Debugger



Incluido en todos los paquetes. Ayuda a solucionar problemas en las cadenas JTAG defectuosas. Verifique la integridad de las señales JTAG, calcule la velocidad máxima de reloj JTAG.

XJFlash



Con este módulo opcional, puede mejorar las velocidades de programación de la flash hasta 50 veces con ciertas configuraciones de flash/FPGA.

Soporte y Mantenimiento



Acceso al soporte técnico, corrección de errores, actualizaciones de productos y de la biblioteca XJEase. Primer año incluido, posteriormente renovación opcional. Contacte con su distribuidor local para más detalles.

XJInvestigator

Estación de Reparación/Retrabajo

Mucho más que una herramienta de test para la línea de producción, XJInvestigator es un entorno de test y depuración para el análisis de fallos, específicamente dirigido a la reparación eficiente de tarjetas defectuosas.

XJInvestigator contiene toda la funcionalidad de XJRunner y XJAnalyser, así como funciones de depuración adicionales de XJDeveloper (consulte la hoja de producto de XJInvestigator para obtener más detalles).

XJAnalyser

Puesta en marcha de prototipos y depuración gráfica en tiempo real

Usando la interfaz gráfica, puede interactuar con componentes en su cadena JTAG para depurar sus tarjetas. Simplemente haga clic en un pin para controlar su estado – sin necesidad de código.

XJRunner

Entorno de ejecución de tests y programación para producción

XJRunner le permite ejecutar los tests de XJDeveloper. Proporciona información de fallos de alta precisión, incluyendo visores de layout y esquemas, ayudando a localizar los fallos fácilmente.

Los niveles de privilegio garantizan que los usuarios vean una interfaz adecuada y pueden evitar que se omitan los tests. Los archivos de registro se producen con fines de auditoría o control de calidad.

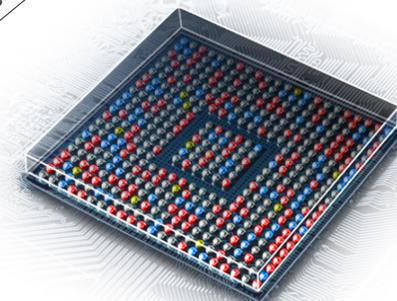
Puede usar XJRunner para tests y programación paralelos con controladores auxiliares o un XJQuad.

Seleccione las características de su hardware

XJTAG es fácil de usar en múltiples PCs. Las licencias no están ligadas a un equipo; se pueden almacenar en el hardware del controlador JTAG o en un servidor de licencias en red, permitiendo cualquiera de estas opciones la portabilidad del hardware y la conexión de su PC al circuito.

- Voltajes configurables
- Medidas de frecuencia
- Bancos de tensión
- Medidas de tensión
- Número de voltaje
- TAPs por controladores JTAG
- GPIO en pines
- Terminación de señal JTAG ajustable
- Control automático del "skew" de la señal
- "Slew" de la señal ajustable
- Botón para iniciar los tests
- Indicación visual del estado del test
- Frecuencias de reloj TCK hasta (MHz)

Controladores JTAG		Connection													
XJLink2	Desarrollo y prueba de prototipos	USB	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	166
XJQuad	Producción	USB	✓	✓	✓	✓	4	4	✓	✓	✓	✓	✓	✓	166
PXI-XJLink2	Integración con LabVIEW	PXI	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	166
XJLink2-3030	Alto volumen / Integración de tests	SPEA 3030	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	166
XJLink2-3070	Alto volumen / Integración de tests	Keysight i3070	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	166
XJLink2-CFM	Alto volumen / Integración de tests	Teradyne TestStation	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	166



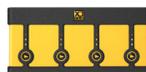
XJLink2



XJLink2 es un controlador JTAG portable y configurable con conexión vía USB 2.0.

Su diseño compacto y ligero permite que un XJLink2 se pueda llevar fácilmente a la UUT (unidad bajo prueba), mientras que una serie de características avanzadas facilitan la conexión a una amplia gama de tarjetas electrónicas.

XJQuad



XJQuad es la versión de 4 puertos del controlador USB-JTAG XJLink2. Es especialmente adecuado para la línea de producción.

XJQuad puede ejecutar pruebas en 4 placas en paralelo, de forma simultánea o independiente.

PXI-XJLink2



PXI-XJLink2 facilita el uso de XJTAG en sistemas de prueba basados en PXI.

Un completo conjunto de interfaces de integración y ejemplos vienen instalados con XJTAG y permiten la fácil integración con sistemas de test, como LabVIEW™, LabWindows™ o aplicaciones personalizadas .NET.

XJLink2-3030



XJLink2-3030, aprobado por SPEA, proporciona un cómodo e integrado acceso a las potentes herramientas de test y programación boundary scan de XJTAG desde los equipos de test ICT SPEA 3030™.

Encaja en una ranura de la placa "SPEA 3030 XJLink2 Carrier Board" y se integra completamente con el entorno SPEA Leonardo.

XJLink2-3070



XJLink2-3070, aprobado por Keysight Technologies, proporciona un cómodo e integrado acceso a las herramientas de test y programación boundary scan de XJTAG desde los equipos de test ICT Keysight (Agilent) i3070™.

Encaja en una ranura de la "Keysight (Agilent) i3070 utility card" y se integra completamente con el entorno BTBasic.

XJLink2-CFM



XJLink2-CFM es un controlador JTAG multi-TAP avanzado que ofrece un cómodo e integrado acceso a las herramientas de test y programación boundary scan de XJTAG desde los equipos de test in-circuit TestStation™ de Teradyne.

El controlador encaja en una ranura de la "Teradyne Multi-Function Application Board".

Módul de extensión de test

XJIO Board	208 I/O, 8 A/D, 8 D/A, RS232/UART, pulsadores, LEDs
------------	---



Servicios

Consultoría	Soluciones de test JTAG 'llave en mano', diseño de sistemas de test ICT, desarrollo de tests para componentes específicos
-------------	---

Captura Electrónica
Calle Duero, 40 Bajos,
08031 Barcelona – España
Tlf: +34 93 429 57 30
info@captura-el.com

CAPEL
CAPTURA ELECTRÓNICA

www.captura-el.com