

- Разработка тестов
- Запуск тестов
- Графическая визуализация контактов
- Библиотека моделей не-JTAG микросхем
- Демо-плата и тренинги
- Интеграция со сторонними системами
- Отладчик JTAG цепи
- Поддержка и обслуживание*
- Тест на обрывы/замыкания
- Эталонное сканирование
- Визуализация топологии
- Перепрограммирование
- Перепрограммирование Flash микросхемы
- Совместимость с XJFlash/XJDirect
- Внешние DLL вызовы
- Анализ покрытия и отчёты
- Объединение нетлистов
- Детальное описание неисправности
- Доп. плата XJIO или XJIO-PCI

Возможные конфигурации																					
XJTAG Профессиональная среда	IDE для разработки и отладки тестов + XJIO	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
XJTAG Среда разработки	IDE для разработки и отладки тестов	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
XJDeveloper	Разработка и отладка тестов и программирование	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
XJInvestigator	Восстановление сломанных приборов		✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
XJAnalyser	Отладка на прототипе в реальном времени			✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
XJRunner	Массовое тестирование и программирование		✓		✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓
Зависимый контроллер†	Одновременное массовое тестирование		✓		✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓



*Поддержка и обслуживание: Первый год включён, далее по желанию, подробнее у официального дистрибьютора в России

† Все возможности XJRunner – доступны только при подключении к тому же компьютеру

XJTAG Среда разработки

XJTAG Development System это программно-аппаратный комплекс предназначенный для отладки, тестирования и программирования электронных схем в простой и удобной форме. Включает: XJDeveloper, XJInvestigator, XJAnalyser и XJRunner.



XJDeveloper

Графическое приложение для проектирования и отладки тестов печатных плат, включая автоматический тест на обрывы/замыкания, перепрограммирования микросхем, а также для тестирования микросхем, не поддерживающих JTAG.

Демо и тренинги

Демонстрационная плата и тренинги позволяют быстро освоить систему XJTAG.

Платы XJIO и XJIO-PCI

XJIO: 208 I/O, 8 A/D, 8 D/A, RS232/UART, buttons, LEDs. XJIO-PCI: 96 I/O, 8 A/D, 8 D/A, RS232/UART, 3.3V PCI 64bit connector.

XJInvestigator

Интегрированная среда анализа неисправностей. Позволяет запускать тесты, разработанные в XJDeveloper. Доступна интерактивная графическая визуализация контактов и элементов схемы.



XJAnalyser

Визуализация и отладка микросхем в JTAG цепи. Визуализированные контакты микросхем являются интерактивными.

Схема и топология

При помощи визуализации схемы и платы можно увидеть физическое расположение элементов и неисправностей.

Поддержка и обслуживание

Консультации по электронной почте и телефону как на Английском, так и на Русском языках, новые версии, дополнения библиотек, учётная запись на сайте www.xjtag.com, скидки при расширении конфигурации.

XJRunner

Независимая среда запуска тестов, разработанных в XJDeveloper. Поддерживает серийные номера, инструменты управления проектом и протоколирование результатов тестирования.

Зависимый контроллер

Включает все возможности XJRunner. Отличие только в том, что зависимый контроллер должен быть подключён к тому же ПК, что и обычный XJRunner. Несколько одновременно подключённых зависимых контроллеров позволяют тестировать или перепрограммировать по несколько плат за раз.

XJFlash

Позволяет значительно (до 50 раз) ускорить перепрограммирование Flash микросхем, используя возможности ПЛИС, к которым подключены перепрограммируемые микросхемы.

XJDirect

Полный контроль над JTAG TAP.

Библиотека моделей XJEase

Библиотека тестов для таких микросхем, как Flash, RAM, Ethernet, A/D, Logic, I2C, SPI, PCI и т.д.

Отладчик JTAG цепи

JTAG Chain Debugger helps you troubleshoot a faulty JTAG chain. Check individual JTAG pins, calculate maximum JTAG clock speed.

Интеграция со сторонними ПО

Позволяет интегрировать XJTAG со сторонними инструментами, такими как NI LabVIEW™, NI LabWindows™, Visual Basic и даже с собственной разработкой на языке C#.

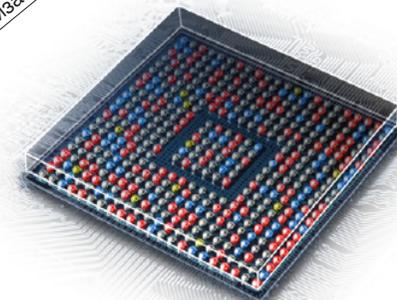
Адаптация/Консультации и Сервис

Возможна поставка специализированной версии XJTAG, разработка тестов для вашей платы силами компании – разработчика XJTAG при активном содействии Российского представительства.

XJTAG адаптирован для простого использования на нескольких рабочих местах. Лицензии не привязаны к компьютеру; они могут быть встроены в аппаратный контроллер или браться с так называемого лицензионного сервера в локальной сети. В случае использования сетевой лицензии, аппаратная часть нужна только для подключения к тестируемой плате.

- Настраиваемые напряжения
- Измеритель частот
- Банки напряжений
- Измеритель напряжений
- Количество JTAG контроллеров
- TAP на каждый JTAG контроллер
- GPIO on pins
- Настройка JTAG контроллера
- Автоматический контроль JTAG сигнала
- Кнопка запуск/останов
- Настраиваемый контроль задержек
- Визуальная индикация сигнала
- Настройка частоты TCK (MHz)
- Цифровой осциллограф
- Анализатор спектра
- Генератор сигналов и функций
- Анализатор последовательных протоколов

Выберите аппаратные возможности		Подключение																		
Expert ADF-2	Дополнительные возможности**	USB	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	✓	166	✓	✓	✓	✓
XJLink2	Разработка и запуск тестов	USB	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	✓	166				
XJQuad	Тестирование на производстве	USB	✓	✓	✓	✓	4	4	✓	✓	✓	✓	✓	✓	✓	166				
PXI-XJLink2	Интеграция с LabVIEW™	PXI	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	✓	166				
XJLink2-3070	Высокая степень интеграции	Keysight Utility Card	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	✓	166				
XJLink2-CFM	Высокая степень интеграции	Teradyne TestStation	✓	✓	✓	✓	1	4	✓	✓	✓	✓	✓	✓	✓	166				
XJLink	Поддержка старых проектов	USB					1	1					✓			50				



Expert ADF-2



XJTAG Expert – это первый в мире осциллограф, работающий через технологию Boundary Scan. Встроенный USB-JTAG адаптер обеспечивает высокоскоростной интерфейс к JTAG цепи в то время, как дополнительные возможности облегчают тестирование, отладку и ремонт широкого круга плат.

**Дополнительные возможности

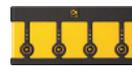
- 200 MHz Цифровой осциллограф
- 200 MHz Анализатор спектра
- Генератор сигналов и функций
- Анализатор последовательных протоколов (CAN, I²C, SPI, RS232, UART)

XJLink2



XJLink2 – это маленький портативный контроллер, соединяющий USB 2.0 с JTAG. XJLink2 обеспечивает аппаратную составляющую высокоскоростного интерфейса от персонального компьютера к JTAG цепи. Маленький и лёгкий XJLink2 легко может быть доставлен к тестируемому оборудованию, а набор дополнительных возможностей позволяет тестировать более широкий диапазон плат.

XJQuad



XJQuad – это 4-х портовая версия контроллера XJLink2. XJQuad наиболее подходит для производителей оборудования, где требуется массовое тестирование. Может использоваться для тестирования до 4-х плат одновременно или независимо.

PXI-XJLink2



PXI-XJLink2 позволяет использовать систему XJTAG в тестовых системах на базе PXI. В поставку включён полный набор интерфейсов для интеграции и примеры, что упрощает интеграцию с такими системами, как LabVIEW™ и LabWindows™ или заказными .NET приложениями.

XJLink2-3070



XJLink2-3070, утверждённый фирмой Keysight Technologies, предоставляет удобный интегрированный доступ ко всем возможностям XJTAG из линейки систем Keysight (Agilent) i3070™ ICT.

- Полная интеграция со средой VTBASIC
- Вставляется в один слот Keysight i3070 utility card

XJLink2-CFM



XJLink2-CFM предоставляет удобный интегрированный доступ ко всем возможностям XJTAG из линейки систем Teradyne TestStation™ ICT.

- Вставляется в один слот Teradyne Multi-Function Application Board

Дополнительное оборудование

Плата XJIO	208 I/O, 8 A/D, 8 D/A, RS232/UART, buttons, LEDs
Плата XJIO-PCI	96 I/O, 8 A/D, 8 D/A, RS232/UART, 3.3V PCI 64bit connector

