

## 概述

Layout Viewer 让你可以快速找到器件、网络和管脚在电路板上的实际位置。在XJDeveloper和XJRunner中，它使你能够观察从ODB++文件中萃取的布局图的数据。

你能使用Layout Viewer来使在运行测试时找到的任何故障在PCB图中显示出来。连接性测试输出包含了一些链接，点击这些链接可以直接显示相关的电路器件引脚或导线。

## 免费包含在XJDeveloper，XJInvestigator和XJRunner中

Layout Viewer集成在XJDeveloper，XJInvestigator和XJRunner中来帮助工程师们快速识别故障。

## 可视化电路元件

高级的图形显示功能使得选中的元件或网络呈现高亮状态。独立的层能按需要打开或者关闭，这样使我们能够很容易地关注特定的电路元件。

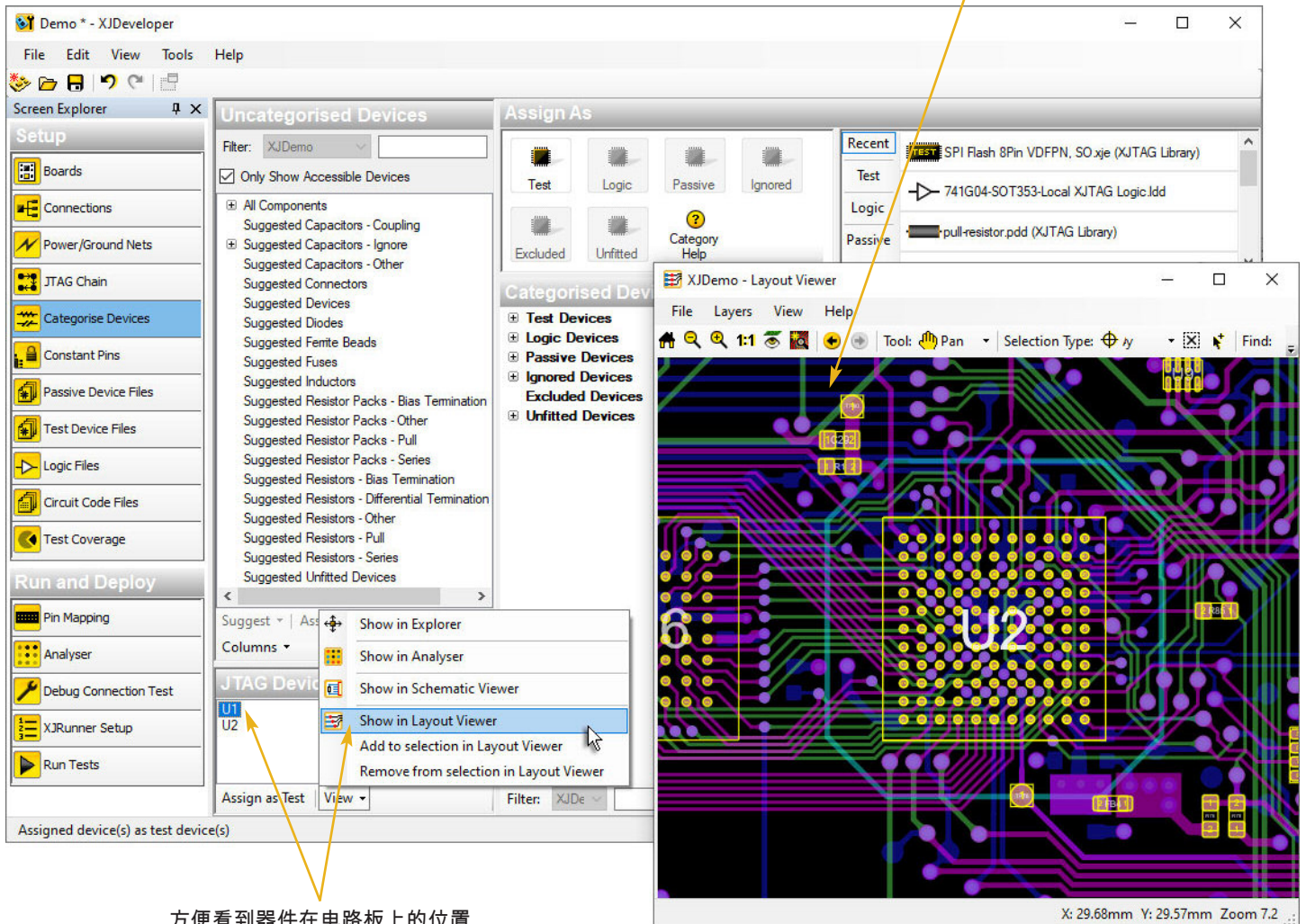
## 主要优点

通过使故障的实际位置可视化，来提高生产力。

## 特征

- 帮助识别可能的失效点
- 测量目标之间的距离
- 控制任意板层是否可见
- 高级的层和缩放控制
- 导出图形到剪切板，文件或者打印
- 导入图片清晰显示

Layout Viewer 在XJDeveloper中显示



## 在几秒内确定故障位置

使用Layout Viewer，能在测试中快速找出故障在电路板上的位置。

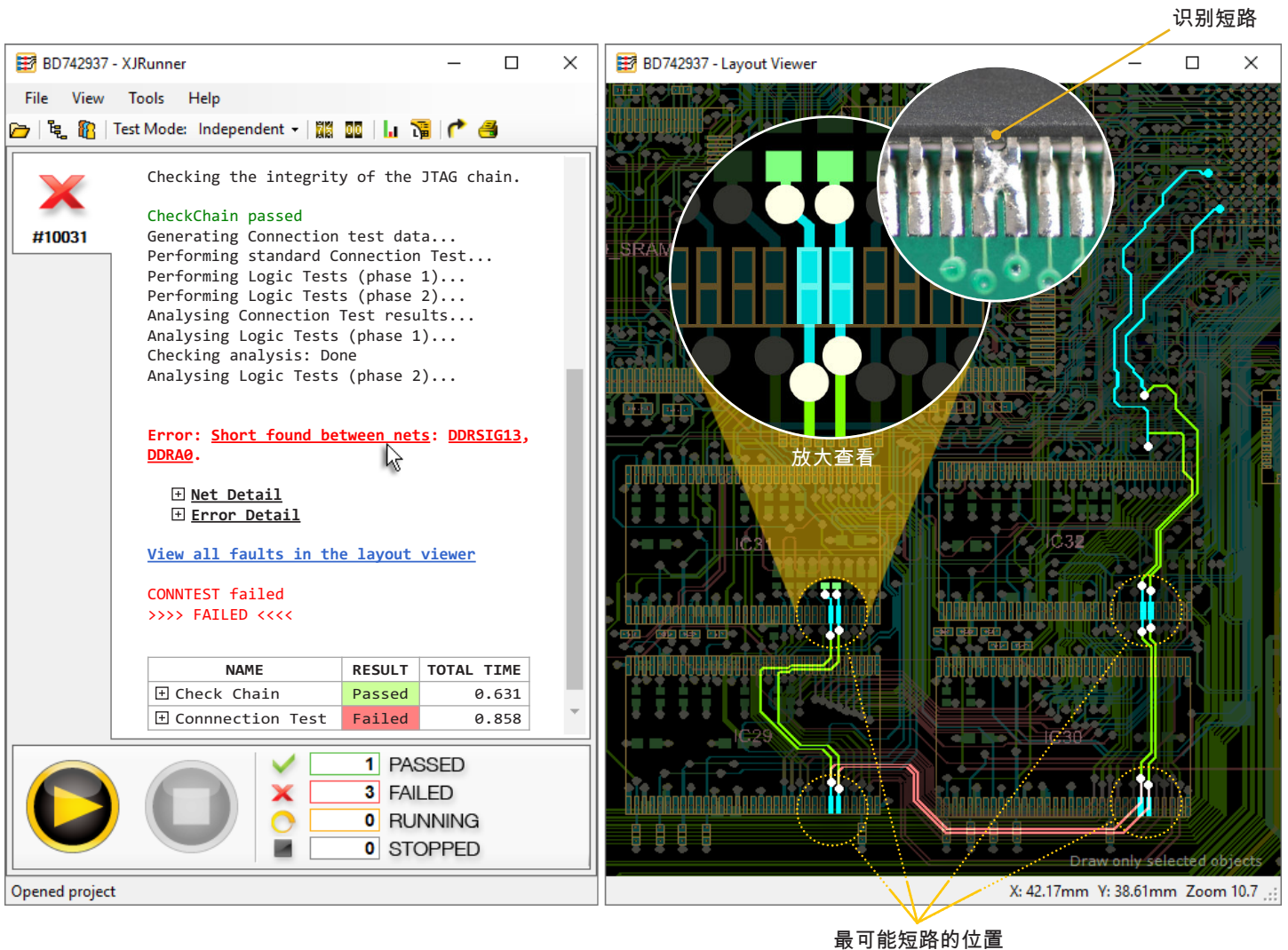
XJRunner原来的输出提供故障类型的详细信息以及包含的网络。除此以外，输出信息中还包含了一些可点击的链接，使故障非常容易地就能在Layout Viewer中显示出来。

通过显示网络线路，Layout Viewer能显示潜在的有问题的区域，帮助用户找出故障的位置。

下面的例子中，XJRunner报告连接性测试有故障，并且确定了有两个网络短路了，通过布局来看，很容易确定四个最可能的位置是在存储

器件上的焊盘。不太可能是故障是在BGA器件下面，因为管脚不是彼此相邻。

通过仔细检查板上的这四个地方，很快就发现是IC31焊接问题。



识别短路

放大查看

最可能短路的位置

BD742937 - XJRunner

File View Tools Help

Test Mode: Independent

**#10031**

Checking the integrity of the JTAG chain.

CheckChain passed

Generating Connection test data...

Performing standard Connection Test...

Performing Logic Tests (phase 1)...

Performing Logic Tests (phase 2)...

Analysing Connection Test results...

Analysing Logic Tests (phase 1)...

Checking analysis: Done

Analysing Logic Tests (phase 2)...

**Error: Short found between nets: DDRSIG13, DDRA0.**

Net Detail

Error Detail

[View all faults in the layout viewer](#)

CONNTEST failed

>>> FAILED <<<<

NAME	RESULT	TOTAL TIME
Check Chain	Passed	0.631
Connection Test	Failed	0.858

1 PASSED

3 FAILED

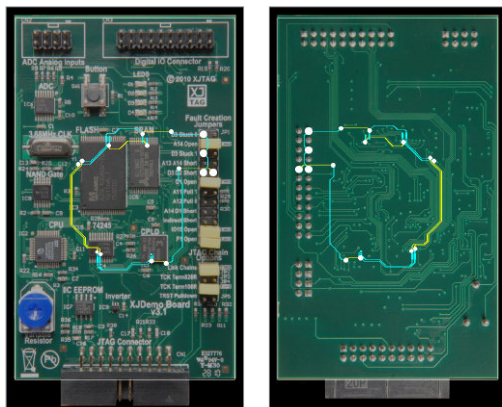
0 RUNNING

0 STOPPED

Opened project

BD742937 - Layout Viewer

X: 42.17mm Y: 38.61mm Zoom 10.7



## 导入版图

要想在识别故障在电路板中的位置方面获得更多的帮助，电路板的前视图和后视图也可以导入XJTAG中。

这些导入的图片可以显示在CAD数据（有高亮显示的元件和网络）之后。

Distributor / Technology Partner

[www.xjtag.com/Partners](http://www.xjtag.com/Partners)