

Обзор

Layout Viewer позволяет быстро найти точное физическое место расположения компонента, цепи и контакта на тестируемой плате. Layout Viewer показывает топологию печатной платы, которую он извлекает из ODB++ файла. Layout Viewer встроен в XJDeveloper, XJInvestigator, и в XJRunner.

Layout Viewer показывает места всех найденных неисправностей. Текстовый список неисправностей, выдаваемый после тестирования, позволяет щёлкнуть мышкой по конкретному пункту и отобразить все подключённые к месту неисправности компоненты.

Входит в состав XJDeveloper, XJInvestigator и XJRunner

Layout Viewer входит в состав XJDeveloper, XJInvestigator и XJRunner, что позволяет быстрее найти неисправности.

Показывает элементы схемы

На показанных схеме и топологии нужные компоненты и цепи выделяются. Возможно включение и выключение отдельных слоёв, что существенно облегчает работу.

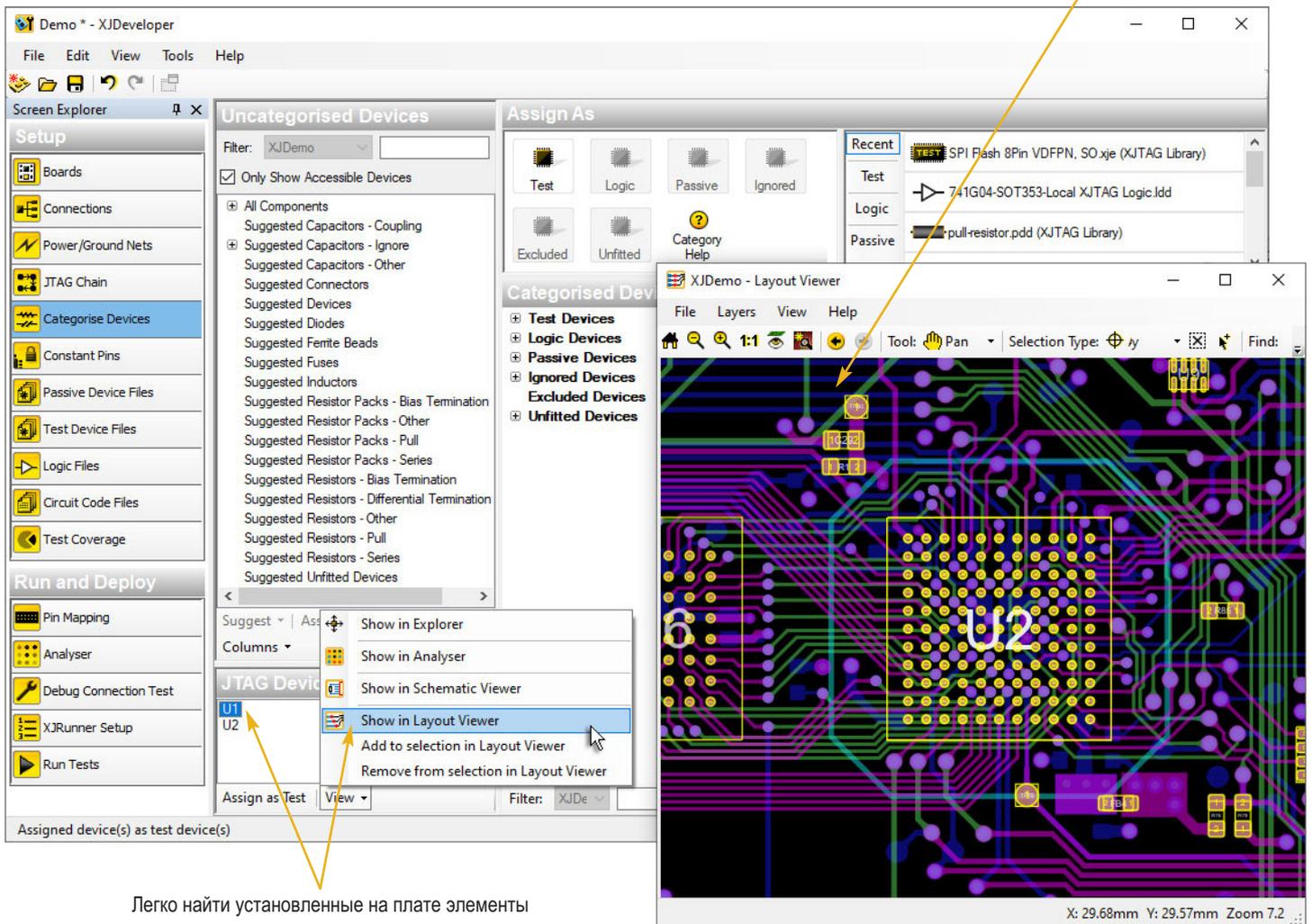
Выгоды

Повышение производительности труда за счёт визуализации точного места неисправности

Возможности

- Средства локализации неисправностей
- Измерение расстояний
- Настройка видимости слоёв
- Улучшенное управление слоями и масштабированием
- Экспорт графики в буфер обмена, файл или печать
- Импорт графических файлов для улучшения восприятия

Топология показана средствами XJDeveloper



Легко найти установленные на плате элементы

Поиск мест неисправностей за нескольких секунд

Layout Viewer может быть использован для быстрого поиска мест расположения неисправностей.

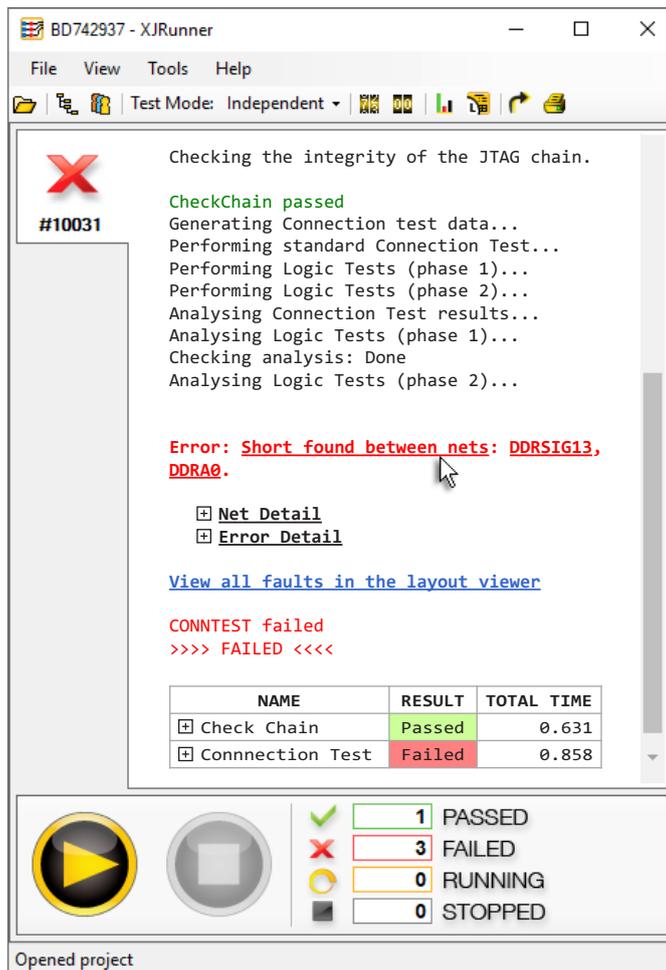
Текстовый отчёт среды XJRunner содержит информацию о классах неисправностей и участвующих цепях. Кроме этого, присутствуют ссылки, щёлкнув по которым, можно открыть Layout Viewer и увидеть

место неисправности. Видя топологию цепей и места потенциальных проблем, гораздо легче найти неисправность на физической плате.

На иллюстрации ниже XJRunner рапортует, что найдена неисправность, которая заключается в замыкании двух цепей. Глядя на топологию легко понять, что

наиболее вероятными местами неисправностей являются места припайки контактов микросхем памяти. Маловероятно, что проблема под BGA корпусом, т.к. цепи не подходят к соседним контактам.

Изучив четыре потенциальных места нахождения неисправности, можно быстро найти проблему на микросхеме IC31.



BD742937 - XJRunner

File View Tools Help

Test Mode: Independent

#10031

Checking the integrity of the JTAG chain.

CheckChain passed

Generating Connection test data...

Performing standard Connection Test...

Performing Logic Tests (phase 1)...

Performing Logic Tests (phase 2)...

Analysing Connection Test results...

Analysing Logic Tests (phase 1)...

Checking analysis: Done

Analysing Logic Tests (phase 2)...

Error: Short found between nets: DDRSIG13, DDRA0.

Net Detail

Error Detail

[View all faults in the layout viewer](#)

CONNTEST failed

>>> FAILED <<<<

NAME	RESULT	TOTAL TIME
<input type="checkbox"/> Check Chain	Passed	0.631
<input type="checkbox"/> Connection Test	Failed	0.858

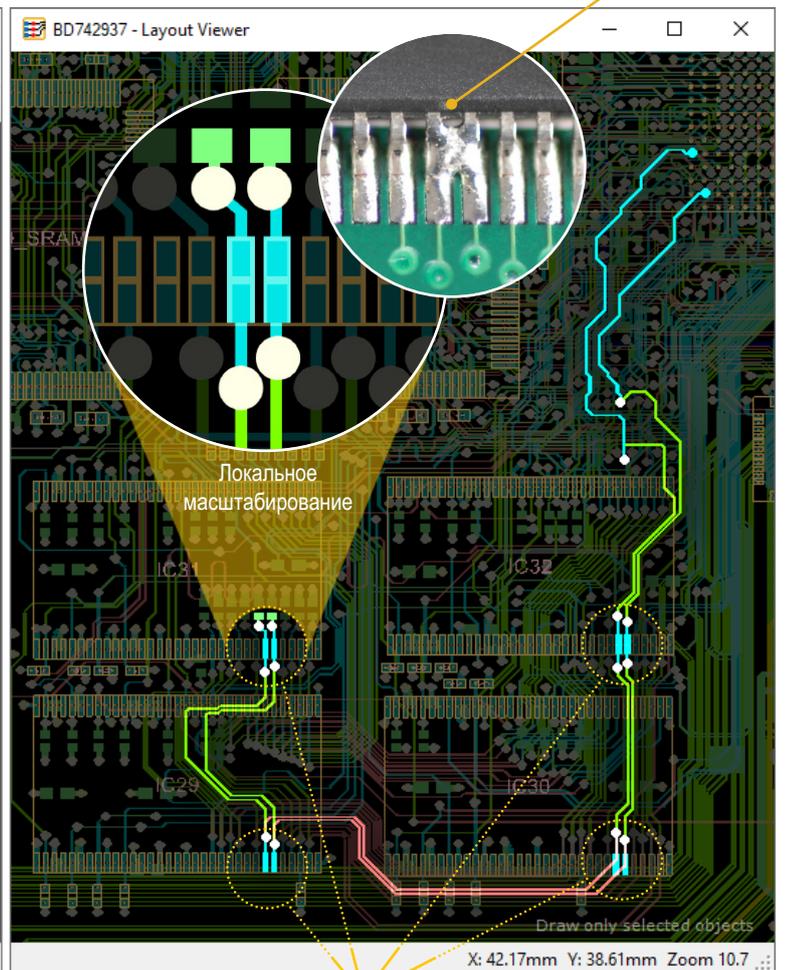
1 PASSED

3 FAILED

0 RUNNING

0 STOPPED

Opened project



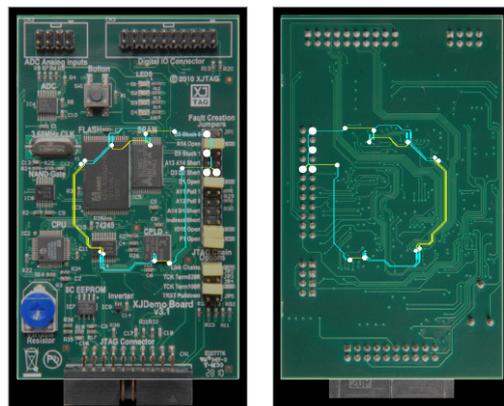
BD742937 - Layout Viewer

Неисправность найдена — замыкание

Локальное масштабирование

X: 42.17mm Y: 38.61mm Zoom 10.7

Наиболее вероятные места неисправности



Импорт графических файлов

Для ещё большего упрощения поиска места неисправности, можно импортировать изображения обеих сторон платы.

Импортированные изображения используются как фоновые, поверх них отображаются компоненты и цепи.

Дистрибьютор / Технологический Партнер