

## 概述

PXI XJLink2模块允许将XJTAG集成基于PXI的测试系统。  
PXI XJLink2有一个JTAG控制器可以连接4个JTAG链，该控制器具有可配置的接脚分布和电压。这很容易与LabVIEW的全套虚拟仪器技术（VIs）集成。

### PXI/cPCI 解决方案

PXI XJLink2与CompactPCI®兼容，所以它可以被用于任何cPCI或基于PXI的测试系统。

### 可配置的JTAG口

仅一个简单的电缆连接目标系统—无需额外的适配器。在PXI XJLink2上带有一个可配置的20针连接器，可以与连接测试的PCB接口相匹配。可改变这个JTAG信号的Pinmap，从而简化了连接XJTAG测试系统与测试单元的过程。

### 一体化

一个标准的.NET和COM接口，允许XJTAG测试整合例如NI LabVIEW™, LabWindows™/CVI，或者整合ATE机与定制语言例如Visual Basic®和C#撰写的程序。XJTAG提供LabVIEW, LabWindows, C#, C++, 和Visual Basic的例子程序。



XJTAG商标和标识是XJTAG有限公司的注册商标，保留所有权利。  
CompactPCI®是PCI工业计算机制造商集团的一个注册商标。LabVIEW和LabWindows/CVI是NI的注册商标。所有其他商标均属于其各自所有者。

### 灵活性与可扩展性

从一个单端系统开发到多端测试和生产中的编程系统，PXI XJLink2模块提供了一个灵活，可扩展的JTAG解决方案。



自载许可，所有XJTAG硬件提供了灵活性，因为没有网络连接是必要的。

### 高级连通性

PXI XJLink2有可变的信号终端，因此控制板子带有或是没有信号终止。先进的auto-skew控制是你能够获得来自JTAG链和电缆上的最好频率。

## 主要优点

- 标准的PXI接口：理想的研发和生产工作；
- 模块化，可扩展的解决方案；
- 自载许可，使得XJTAG仅运行在PXI机箱上；
- 对于多个UUT可重置配置，节省成本；
- 简易集成  LabVIEW™。

## 特征

- 32位 PXI/cPCI 总线接口；
- LabVIEW VIs ( NI公司的 ) ；
- 连接UUT多达4个JTAG链；
- 处理不同的电缆和电路板的配置；
- TCK 最高时钟频率 166 MHz ；
- 2个可配置的电压从1.1V到3.3V，间隔为0.1V；
- 直观地显示测试状态；
- 可调的JTAG信号终端；
- JTAG连接器的备用引脚可以用来表示测试状态或在测试期间作为通用I/O，例如用于快速闪存编程；
- 自动信号偏差控制；
- 通过JTAG连接器可给目标供应电源（3.3V, <100mA）；
- 所有的I/O引脚都内置了电压表。电压输入：最小0，最大5V；
- 所有的I/O引脚都含有频率计。频率输入：最小1Hz，最大200MHz。可选测量时间为1ms，10ms，100ms，1s，10s；
- JTAG信号可支持到+5V

Distributor / Technology Partner

[www.xjtag.com/Partners](http://www.xjtag.com/Partners)