

概述

XJAnalyser是一个对JTAG链上器件的实时的可视化分析与调试工具。XJAnalyser可实时检测JTAG链上器件的所有引脚的值和属性，甚至BGA器件。

针对大数量的引脚，将其设置为总线，以便控制，并能快速产生触发信号追踪整个目标系统的连接关系---对于检测短路和开路十分有效。XJAnalyser运行SVF / STAPL / JAM等文件。

图形化电路调试

当你监测目标板的一个网络，好像带有一个示波器，可设置一个引脚为触发状态，并在不同点捕获信号。如果到另一个管脚，用户马上了解追踪此信号没有任何意义。

快速定位用户发送给器件的信号。用户可追踪管脚值的变化，例如，按一下按钮，并能快速显示和定位pin/ball所连接的，即使链里有上千个pin/balls在器件上。

观察感兴趣的链部分。对于一些带有大量pins/balls器件，这个信息更加庞大。XJAnalyser解决这个问题，通过缩小到仅是用户感兴趣的管脚或是balls区域。用户也可显示JTAG链的多个视图，显示所有感兴趣的的不同区域。

灵活可控性

在JTAG链里，用户可控制想要控制的器件。XJAnalyser提供三种控制引脚的方法：直接通过图形显示，或是通过管脚列表或是管脚观察窗口。管脚观察窗口，可定义整组的引脚为总线；用户可马上赋值给整个总线进行测试分析。

JTAG链互动

直观的图形界面，可迅速与JTAG链上没有编程或启动的任何器件进行互动。

实时监测所有的I/O引脚的状态和点击设置用户要求的引脚输出高，低或触发。

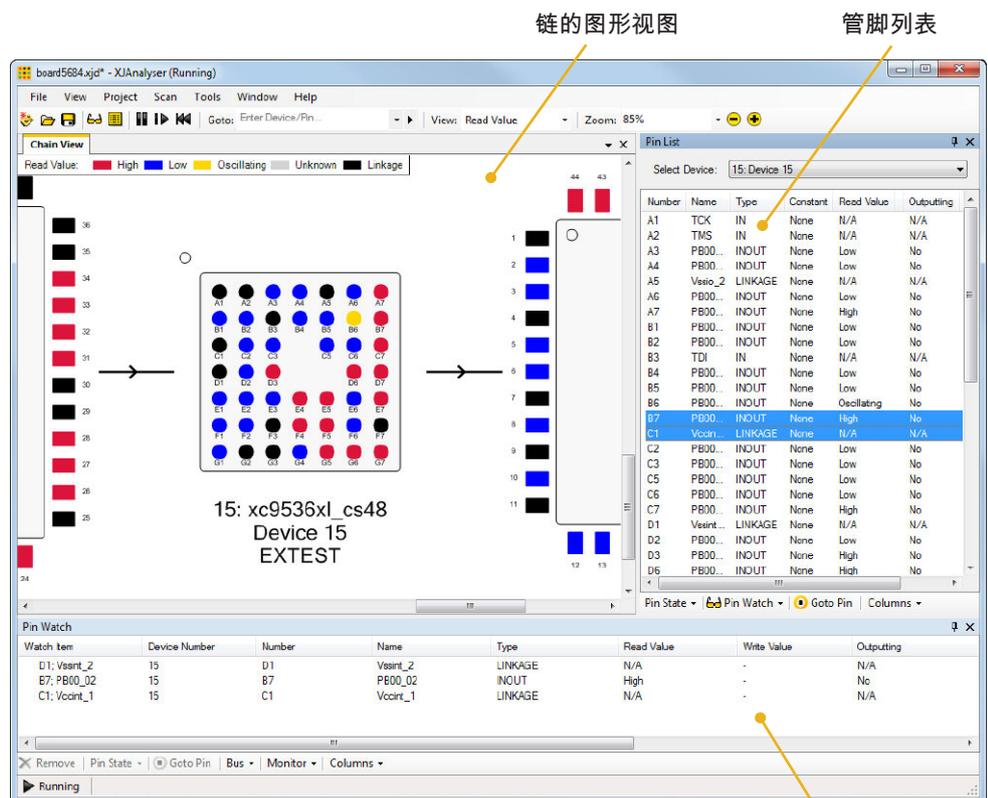
简化了低级别的访问任何一个连接到JTAG器件上的器件，通过分组引

主要优点

- 可增加产量-通过设置引脚值和追踪信号变化，你也能快速调试您的电路板，即使是BGA器件的电路；
- 加速产品开发，就要求工程师在几分钟内调试原型和开发板，而不是几天内；
- 免费注册工程资源，无需写功能测试软件来检测基本的硬件连接。

脚，一起作为总线（例如“数据”或“地址”），并使用合适的进制设置值（十六进制，二进制，十进制）进行测试。

避免损害目标系统---XJAnalyser生成一个警告：如果用户驱动任何引脚到一种状态，造成不同来源网络的驱动值冲突。



观察窗口

CPLD 编程

在 XJAnalyser 上运行 STAPL /JAM 和 SVF 文件。这些文件主要用于一些典型器件的编程例如：CPLDs 和 FPGAs。即使创建这些文件仅包含一个器件的 JTAG 链，XJAnalyser 也能运行含有更多器件的链。

强板比较

在已知良好的目标板的 JTAG 器件上

用户可获取其驱动值。通过这些值可鉴别好板与问题版之间的差异。

快速，简捷安装

XJAnalyser 简单的四步安装向导，用户可直接开始测试和调试电路板。对 JTAG 接头和 BSDL 文件的库可进行选择，即可开始工作。

即使用户没有 BSDL 文件，XJAnalyser 也能工作在其他器件上。

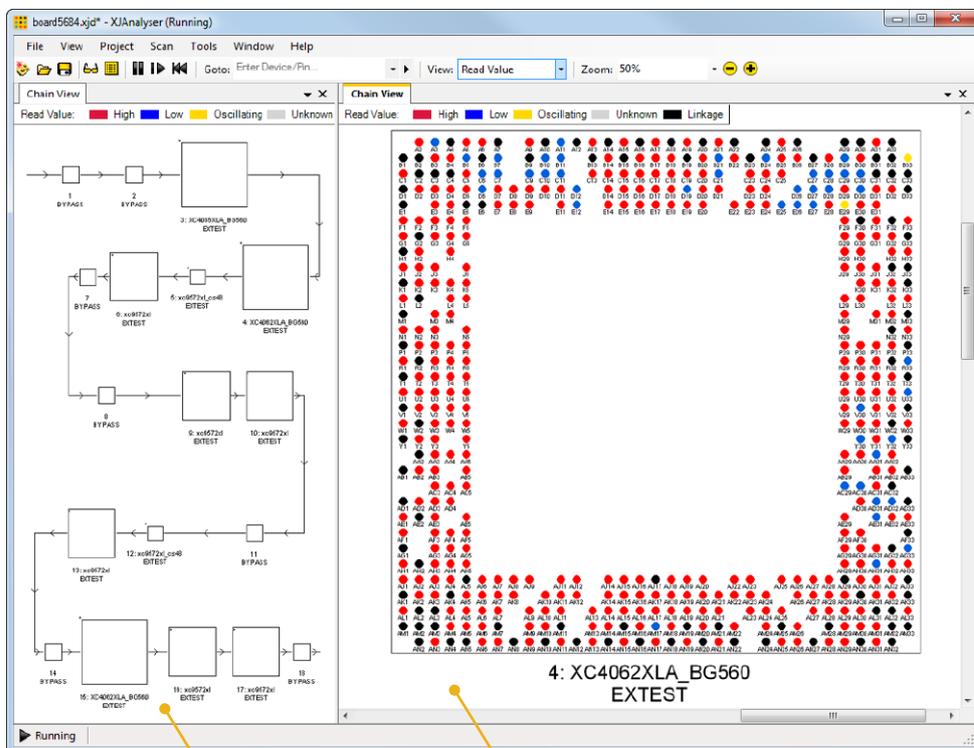
特征

- 能够测试 BGA 封装的和小口距的芯片；
- 运行时仅需要 BSDL 文件；
- 设置引脚状态---低，高，触发；
- 跟踪短路，开路和其他信号；
- 易于从底层访问器件引脚和总线；
- 以缩放和分屏清晰显示器件引脚状况；
- 快速查找和检测变化的引脚；
- 用 SVF 和 STAPL 文件对编程器件；
- 即插即用；
- 实时交互。

XJTAG 将为您提供更多

当你购买 XJAnalyser，将具有以上所有的特征。同时也包含：

- JTAG 硬件接口---USB2.0 JTAG 将 PC 连接到被测电路，以提供更广泛的连接选项要求；
- 灵活的许可选项，以便您可以在任意数量的 PC 上安装软件；
- 演示硬件与完整的教程；
- 一年的支持和升级。



放大视图

缩小视图

评价

Anthony Merry
技术总监
Haliplex

“ XJTAG 使我们每年节省 USD\$100,000 以上，通过降低重新设计电路板的工程时间，能使我们更快速地维修电路板，从而减少了丢弃电路板的数量。”

“ 它的图形化环境和高级测试语言，使我们工程师能快速准确地对电路板指定的功能和区域创建测试。然而其他系统确掩盖这些细节，使得用户很难确定所涵盖的这些方面。XJTAG 结合了强大的功能，极具竞争力的价格，在边界扫描领域极具代表性。”

Distributor / Technology Partner

www.xjtag.com/Partners