

概述

XJInvestigator允许您诊断生产问题。XJInvestigator结合了XJRunner和XJAnalyser的测试能力与附加的诊断功能，是在修理或返修工作站使用的边界扫描工具。

简易，强大和灵活的诊断测试

XJInvestigator从XJRunner所使用的相同的加密XJPack文件，提取测试和调试您的电路板所需的所有信息。为了确保测试过程的一致性，预定义的测试功能不能被修改，然而XJInvestigator提供了额外的灵活性和所需的配置选项帮助您跟踪故障。

当一个电路板的一个问题被确定后您可以选择运行单个测试，测试组或额外的不包括在生产测试中的功能。该测试也可以连续运行，以帮助诊断特别棘手或间歇性问题。

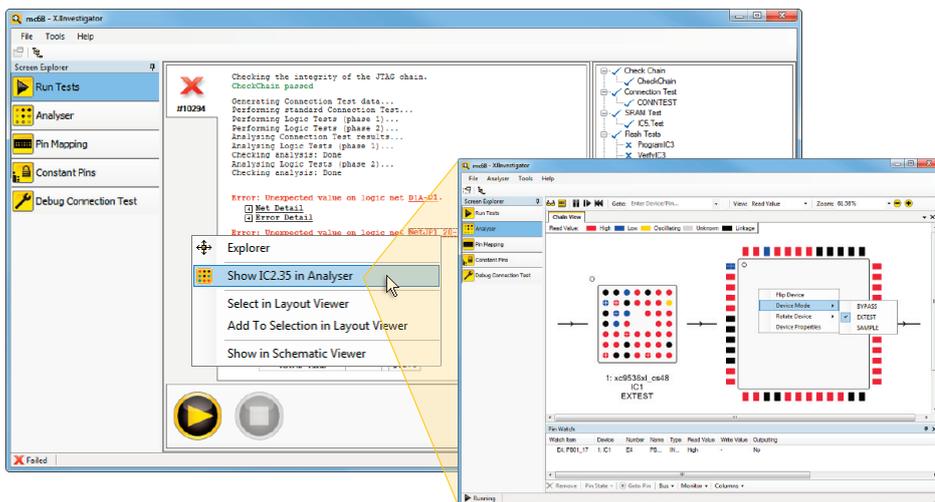
布局和原理图浏览器

通过显示电路板的物理和逻辑结构，布局浏览器和原理图浏览器*可以用来帮助理解和定位故障。

*浏览器只有在您选择在XJPack文件中包含所需信息时才可用。

JTAG器件的直接控制

在您的电路板使用具有JTAG功能的设备控制和监视信号，即使是BGA封装，可以非常迅速地进行简单的预设测试。在分析仪屏幕上，引脚值可驱动高或低，或只需点击图形中的引脚设置切换。从板读的取引脚值显示在一个简单的颜色编码视窗。



找到您的JTAG链的问题

如果由于JTAG链的问题生产线测试不能在电路板上运行，那么内置Chain Debugger可以帮助您快速识别和修复故障，使电路板能够重新被测试。

灵活接口

你在使用Analyser和其他的调试功能如布局和原理图浏览器时，通过保持测试结果可见，XJInvestigator的用户界面有助于进一步精简和简化调试过程。

主要优点

- 提高产量 – 维修否则将报废的电路板
- 减少电路板调试时间 – 在单一的集成环境工作
- 对如何测试电路板保留控制
- 降低培训成本 – 直观，友好的用户界面。

特性

- 为XJDeveloper/ XJRunner测试以修复为重点的环境
- 全连接测试
- RAM，闪存和其他非JTAG器件测试
- 闪存，FPGA，CPLD和EEPROM编程
- 布局浏览器*，以显示net，引脚和组件故障的物理位置
- 原理图查看器*显示故障周围的电路设计
- 直接控制JTAG器件的引脚/球
- 跟踪信号，以确定短路，开路等故障。

引脚视窗

你可以把引脚置于监视窗口，允许您轻松地建立它们之间的关系，即使他们源于不同的JTAG器件。您也可以将一组引脚建为总线，然后将数据写到总线并监视它们的值，进行更有效的测试。

Distributor / Technology Partner